

# Giovanni Chiola



Giovanni Chiola si è laureato in Ingegneria Elettronica al Politecnico di Torino nel 1983 con una tesi premiata con l'Electrical Engineering Student Award dell'IEEE North Italy Section.

Nel 1985 ha vinto una borsa Fullbright per gli USA, ed è stato ammesso come PhD student presso la University of Maryland at College Park, e successivamente al secondo ciclo del Dottorato di Ricerca in Ingegneria Elettronica presso il Politecnico di Torino.

1986 ha vinto il concorso da Ricercatore universitario e preso servizio presso il Dipartimento di Informatica, dell'Università di Torino. Tra il 1988 e il 1994 ha trascorso periodi compresi tra 1 e 3 mesi in qualità di Professore Invitato presso il Laboratoire MASI dell'Università di Parigi 6 e presso la Escuela Tecnica Superior de Ingenieros dell'Università di Zaragoza.

Nell'anno accademico 1989/90 ha fruito di una borsa CNR-NATO (Advanced Fellowship Program) presso il Laboratoire MASI di Parigi 6.

Nel 1992 è stato chiamato come professore associato presso il Dipartimento di Informatica dell'Università di Torino.

Nel 1994 ha vinto il concorso nazionale per professore ordinario in Informatica, e si è quindi trasferito presso il DISI, Università di Genova, come ordinario di Sistemi di Elaborazione dell'Informazione.

Il prof. Chiola ha insegnato corsi di architettura dei calcolatori, sistemi operativi, reti, sicurezza informatica, programmazione, sistemi distribuiti e peer-to-peer, simulazione e valutazione delle prestazioni.

Giovanni Chiola è stato per 3 anni membro del comitato di redazione della rivista AFCET Technique et Science Informatiques, Guest Editor della rivista Parallel Computing, Program Chair delle conferenze internazionali CLUSTER 2000 e QEST 2005, oltre che di numerosi workshop internazionali; è stato inoltre per 3 anni direttore scientifico della Sezione Informatica per le Telecomunicazioni del Consorzio CINI e Principal Investigator per il progetto nazionale FIRB WebMINDS.