

# Rodolfo Zunino



Rodolfo Zunino è nato a Genova nel 1961. Ha conseguito con lode la Laurea in Ingegneria Elettronica presso l'Università di Genova nel 1985, e dal 1987 ha iniziato la collaborazione scientifica con il Dipartimento di Ingegneria Biofisica ed Elettronica (DIBE, ora DITEN) dell'Università di Genova. Nel 1995 è entrato in servizio come Ricercatore presso lo stesso Dipartimento, dove opera dal 2000 in qualità di Professore Associato.

È titolare dei Corsi di "Sistemi embedded", "Cyber Security" nell'ambito dei Corsi di Laurea in Ingegneria Elettronica, e docente di Elettronica in Ingegneria Meccanica - Indirizzo Meccatronica. Rodolfo Zunino è coordinatore e responsabile del Laboratorio Sistemi Elettronici Avanzati (SEA Lab) nell'ambito del DITEN [ [www.sealab.dibe.unige.it](http://www.sealab.dibe.unige.it) ].

Fa parte del collegio dei docenti di vari Master di I e II livello nel settore ICT, in particolare: Master SIIT su Sistemi Elettronici Intelligenti Integrati, Master di Ingegneria dei Sistemi Complessi (Scuola FFAA – Chiavari), Master in CyberSecurity (ISICT). I suoi prevalenti interessi scientifici riguardano lo sviluppo, l'impiego e l'implementazione elettronica di metodi e modelli neurali finalizzati a sistemi intelligenti per security e consumer.

Le principali applicazioni comprendono: metodi di analisi e interpretazioni di testi per sicurezza aziendale, mail-leak prevention, open-source intelligence (in collaborazione con aziende Finmeccanica), sistemi di riconoscimento caratteri (in collaborazione con Selex Elsag, ora Selex-ES), sistemi di diagnostica e rilevamento in impianti industriali, sistemi di sicurezza reti di calcolatori (in collaborazione con Ansaldo STS ), sistemi elettronici per la sicurezza subacquea portuale (in collaborazione con INGV e MMI), modellistica della qualità percepita di immagini (in collaborazione con Philips Research Labs – Eindhoven e Technische Universitaat - Delft). Le ricerche in ambito security hanno visto lo sviluppo di metodi di clustering per Text Mining in presenza di grandi moli di dati; a queste si sono aggiunte tecnologie di esplorazione intelligente del Web (Focused Crawler) e analisi di dati da Social Media.

Un settore di ricerca specifico è l'implementazione di protocolli ed algoritmi crittografici su sistemi elettronici embedded. A questi si associano la progettazione di dispositivi elettronici per

compressione di immagini, lo sviluppo di sistemi elettronici a basso costo per elaborazione digitale del segnale (DSP). Rodolfo Zunino è coautore di oltre 230 articoli pubblicati su riviste o presentati a Convegni di carattere internazionale. È stato ideatore e Co-Chairman delle prime due edizioni del Workshop on Computational Intelligence in Security for Information Systems (CISIS'08), svoltosi a Genova in ottobre 2008, con la Tech.

Sponsorship di IEEE e Springer-Verlag. È componente del comitato scientifico di numerosi convegni Internazionali nel settore delle reti neurali e del data mining (IJCNN, ICANN, IWANN, IDEAL, KES, HAIS). R.Zunino è co-inventore di due brevetti.

Ha curato la versione italiana di testi didattici nel settore dell'elettronica (NF Thornhill, Elettronica Analogica, McGraw Hill). Rodolfo Zunino è Senior Member dell'Institute of Electrical and Electronic Engineers (IEEE), e ha collaborato come Associate Editor all'Int. Journal on Computational Research e dal 2001 al 2009 alle IEEE Transactions on Neural Networks.